

合同编号：豫财招标采购-2021-1089

郑州大学物理学院集成电路设计与 应用研究院半导体芯片兼容性分析

服务采购合同

甲方：郑州大学

乙方：北京芯愿景软件技术股份有限公司

一、合同内容及要求：

1.1 服务内容：乙方为甲方提供以下服务：

- (1) 180nm 芯片样品制备、高清图像采集和处理、电路提取和电路分析服务；
- (2) 65nm 芯片样品制备、高清图像采集和处理、电路提取和模拟模块电路分析服务。

1.2 交付物：

序号	内容	描述
1	芯片图像	同层无缝拼接、不同层精确对准的芯片图像数据库
2	平面电路图	参考芯片图像提取的通过 ERC 验证的平面电路图
3	层次化电路图	从平面电路分析整理得到的易于理解的层次化电路图
4	分析软件和授权文件	软件可以支持图像浏览、网表标注、电路分析等功能，且客户端数量不低于 80 个，软件授权使用期限不少于三年。

1.3 交付方式： FTP 交付； 硬盘快递； 光盘快递； 双方约定的其他交付方式。

二、合同总价款：

本合同总价款为：7,865,240 元（大写：柒佰捌拾陆万伍仟贰佰肆拾元整）。

三、质量要求或服务标准，乙方对质量负责的条件和期限：

3.4. 为确保合同顺利实施，双方分别指定以下联系人作为项目商务沟通和技术沟通窗口：

	联系人	职务	联系方式(手机)	邮箱

甲方	臧金浩		18838093283	abner_zang@163.com
乙方	孙海超	客户经理	15648466227	sales1_ds@cellixsoft.com

3.5. 甲方有权要求乙方定期提供项目进度报告。

3.6. 合同有效期内，甲方可随时向乙方申请免费的 CLF 软件授权认证。

3.7. 甲方应对乙方开展工作提供必要的协助和相关资料，甲方需提供给乙方的资料清单：

时间要求	资料描述
合同生效之日起 5 个工作日内	不低于 5 颗同型号同批次芯片样品。
合同生效之日起 5 个工作日内	包括 datasheet、pad 名称、电路符号图等必要资料。

3.8. 甲方有权对乙方提出建议、思路和修改意见，以使乙方提供的服务和成果更符合甲方需求。乙方对本合同约定服务内容范围内工作成果做出的修改不另行收费。

3.9. 乙方需按照甲方的要求，按合同约定按时完成技术服务内容，交付相关成果和文档。

3.10. 乙方向甲方交付成果后，应根据甲方需求，免费向甲方指定的人员提供技术指导 and 培训，确保甲方能够完全掌握使用本项目的成果。

3.11. 乙方交付最终成果给甲方后，成果的损毁、灭失风险即转移至甲方承担，乙方不再承担成果保存义务。甲方提供给乙方的项目相关产品和资料默认保存期为技术服务成果验收通过后半年，到期后乙方有权自行处理，不再承担保存义务。

四、服务约定：

4.1 服务完成时间：自合同生效之日起，42 日历天内完成半导体芯片样品制备和高清图像制备工作，其余技术服务工作于 45 日历天内完成，并将工作成果交付甲方。

4.2 服务地点：乙方公司

4.3 服务方式：乙方根据甲方要求完成技术服务，并一次性交付服务成果。

五、验收标准、方法

5.1 验收标准和方法如下：

序号	内容	描述	验收标准
1	芯片图像	同层无缝拼接、不同层精确对准的芯片图像数据库	1. 图像数据库：图像清晰、明暗度和对比度合理、无污点、残留、断线、掉孔等影响单元或器件识别、量取器件尺寸、互连关系判断的明显瑕疵； 2. 同层拼接不出现超过 1/2 线宽（含）以上

			的误差，异层对准参差不超过 1/2 线宽（含）以上的误差，不影响上下层连接关系判断； 3. 芯片最小线宽不少于 10 个像素点。
2	平面电路图	参考芯片图像提取的通过 ERC 验证的平面电路图	1. 模块划分符合物理布局； 2. 器件、单元、线网和模块命名符合业界标准； 3. 按照采购方提供的电路符号和 pad 名称进行网表提取，若采购方不能提供，则视为由供应方自行定义； 4. 端口、线网名称和标注不出现非法字符； 5. 网表数据没有 ERC 错误； 6. 数字标准单元区域的网表数据的准确率达到 99.999% 以上； 7. 模拟和定制电路区域的网表数据准确率达到 99.98% 以上； 8. 交付的数据格式为 OA 或 EDIF200，可以导入第三方 EDA 工具。
3	层次化电路图	从平面电路分析整理得到的易于理解的层次化电路图，电路图格式为 OA 或 EDIF200	1. 功能模块和层次参考采购方提供的电路框图进行划分，若采购方不提供参考电路框图，则供应方按自身经验进行模块划分； 2. 模拟电路：包含各级功能模块、易于理解的层次化电路图； 3. 数字电路：数据通路清晰，可读性较强，识别出时钟树、复位树、扫描链控制等模块； 4. 端口、线网、功能模块命名符合业界标准； 5. 交付的数据格式为 OA 或 EDIF200，可以导入第三方 EDA 工具。
4	分析软件和授权文件	提供可供采购方进行后续兼容性芯片分析和设计的软件，且客户端数量不低于 80 个	1. 供应方提供的软件可以正常运行，可以进行图像浏览、网表标注、电路分析工作； 2. 供应方提供的软件属于供应商自研或拥有合法授权，自研软件应有著作权，若为第三方授权，应有授权证明文件； 3. 客户端数量在 80 个以上。
5	其他	采购方提出的其他需求	满足采购方需求

六、结算方式及期限：

本合同结算方式及期限：验收合格并经审计后付合同总金额的 95%，余款在质保期满后结清。

七、免费质保约定：

项目质保期为一年，一年内若甲方对技术服务成果的质量提出异议，经双方确认后，乙方将免费进行修改和更新，不收取额外费用；超出一年以后，双方另

行协商。

八、售后服务承诺：

8.1 售后服务内容：包括数据维护和更新、软件使用培训和技术支持。

8.2 售后服务方式：包括远程电话、远程视频和现场售后服务。

8.3 响应时间：乙方保证在收到甲方售后服务需求后 2 小时内给出回复，一般问题 24 小时解决，重大问题或不能迅速解决的问题在一周内解决。

8.4 售后服务联系方式如下：

技术支持：	师文丽
联系电话：	010-82894101-620/601
邮箱：	support@cellixsoft.com
工作时间：	周一至周六 8:30~17:30； 节假日联系电话 15110262756/13488854090

8.4 质保期满的维保：未超出合同服务范围的维保需求，免费远程维保。若需现场维保，乙方现场维保人员的差旅费和住宿费由甲方承担。超出合同服务范围的维保需求，双方另行协商。

九、履约担保

9.1 承包人提供履约担保的形式：以转账的方式提供；

9.2 履约担保金额：合同价的 5%；

9.3 履约担保期限：履约担保的有效期限始于工程开工之日，终止日期则可以约定为工程竣工交付之日。履约担保金在签订合同前交学校财务，工程竣工验收合格交付使用后履行手续无息退还。

十、违约责任

10.1 乙方违约：乙方提供的服务内容不符合约定的质量要求，甲方有权解除或终止合同，并要求乙方按合同总价款的 5% 支付违约金，给甲方造成经济损失的，乙方还应如数赔偿；乙方未按约定期限交付标的物，每迟延一天须按合同总价的 1% 向甲方支付违约金。如果乙方对合同迟延履行超过合理期限，甲方有权解除或终止，并且要求乙方赔偿由此造成的经济损失。

10.2 甲方违约：甲方未能按双方约定的方式和期限支付货款，按有关法律规定对乙方承担违约责任。

10.3 双方其他违约责任按《中华人民共和国合同法》的有关规定处理。

十一、解决合同纠纷的方式：协商和解，如双方协商不成，向甲方所在地人民法院提起诉讼。

十二、其他约定事项：

12.1 保密信息：指披露方向接收方提供的，属于披露方或其股东及其他关联公司所有或专有的，或披露方负有保密义务的有关第三方的下列资料及所有在信息载体上明确标示“保密”的材料和信息。需保密材料包括但不限于：甲方提供给乙方的样片、乙方提供的软件和授权文件、操作手册、业务记录和计划、贸易机密、技术文档、产品设计信息、报价单、评估报告、客户名单、供应商名单、市场营销计划、财务资料、价格结构、人员成本、往来信函等非公开的、保密的或专业的信息和数据。

12.2 保密信息不包括：（1）有证据证明在保密信息披露之前接收方已经合法拥有的信息，或（2）并非由于接收方或其关联方的原因已经进入公共领域内的信息，或（3）有证据证明系由接收方或其关联方在未使用保密信息的情况下独立开发的信息，或（4）接收方从有披露权的任何第三方处合法获取的信息。

12.3 接收方在接受保密信息后，必须承担保密义务，若接收方或有关人员违反本协议的保密义务，接收方须承担相应责任，并赔偿披露方由此造成的损失。

12.4 如根据法律、行政法规的强制性规定，或有关政府机关、监管机构、法院强制要求必须披露的保密信息，接收方可披露相关保密信息，但接收方应在披露前以书面形式通知披露方，以使披露方及时寻求相应救济。同时，接收方在披露上述保密信息时，应最低限度地进行披露并尽力确保有关部门对披露的保密信息予以保密。

12.5 若甲方提供的芯片批次不一致，由此引起样品制备、图像采集和处理费用增加，由甲方承担。

12.6 若甲方未能按时提供足量芯片样品，按以下方式处理：

- （1）由此导致项目延期、图像质量不符合验收标准，乙方不承担责任；
- （2）项目无法继续开展，双方可协商终止，甲方应支付乙方已发生费用。

12.7 若甲方未能按要求提供相关设计资料，按以下方式处理：

- （1）无法提供 **datasheet**、**pad** 名称和电路符号等资料，视为由乙方自行定义，后续甲方要求修改引起的工作量增加，甲方应支付乙方相应费用；
- （2）延期提供相关资料，工期顺延。

12.8 合同生效之日起到乙方交付全部技术服务成果前，任何一方提出合同变更要求，应书面通知（加盖公章有效）另一方，涉及费用和工期等问题，双方通过友好协商解决。

12.9 若项目进行中，乙方遇到不可克服的技术难题，双方可协商合同中止，待技术难题克服后，继续履行合同；若双方确认技术难题无法克服，则可协商合同由中止转为终止，已发生费用和已产生数据的处理办法由双方另行签订补充协议约定。

12.10 若项目进行任何一方因不可抗力（自然灾害：火灾、水灾、旱灾、风灾、雪灾、地震等；政府行为：征收、征用、政府干预、禁运等；社会异常事件：战

争、动乱、罢工等)不能履行合同或不能按期履行合同时,应当及时通知对方(遭遇不可抗力起1个月内)并提供合理证明,对方不得因此要求赔偿损失;但如若未及时通知对方,造成对方损失扩大的,则未履行告知义务的一方应当赔偿对方损失扩大的部分。

12.11 如任一方违反本协议第四条约定,导致守约方因争议、纠纷、诉讼、仲裁、赔偿、补偿、行政处罚或其他方式遭受损失的,违约方应当承担该等损失(包括但不限于该等损失涉及的律师费、诉讼或仲裁费用等)。

12.12 甲方承诺提供给乙方的产品及相关资料来源合法、权利清晰,且甲方亦可合法将上述资料移交乙方使用,与第三方不存在争议与纠纷。由此引起的一切争议、纠纷、诉讼、仲裁、赔偿等事宜,由甲方承担全部责任。

12.13 该项目规定范围内所产生的知识产权由甲方享有,包括但不限于专利申请权;以及规定范围内产生的技术秘密,甲方享有使用、许可、转让的权利;未经甲同意,乙不得擅自使用、许可、转让该技术秘密;

12.14 甲方有权按照本合同约定提供的研究开发成果进行后续改进,由此产生的具有实质性或创造性技术进步特征的新的技术成果及其权属,由甲方享有。

12.15 乙方提交给甲方的技术服务成果仅供甲方研究、学习、参考和评价使用。由于甲方使用不当引起的所有知识产权问题或者其他争议与纠纷,由甲方承担全部责任。

12.16 乙方承诺提供给甲方的软件工具及授权文件来源合法、权利清晰,与第三方不存在争议与纠纷。若乙方提供给甲方的软件工具和授权文件侵犯第三方合法权利,由乙方承担全部责任。

12.17 乙方承诺实施合同服务所用设备设施、软件工具来源合法、权利清晰,与第三方不存在争议与纠纷。若乙方实施本服务所用设备实施、软件工具侵犯第三方合法权利,由乙方承担全部责任。

12.18 本合同乙方开具的发票类型: 国税增值税专用发票(6%税点)。开票内容: 芯片分析费。

十三、本合同未尽事宜双方协商可补充之。

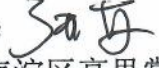
十四、本合同正本贰份、副本捌份,发包人与承包人各执肆份,报送招标代理机构贰份。

十五、本合同自签定之日起生效,随合同履行完成而自行终止。

甲方（盖章）：
法定代表人或代理人：
单位地址：
电话：67783170
开户银行：工商银行郑州中苑名都支行
户名：郑州大学
帐号：1702021109014403854
签定日期：2022.4.4



乙方（盖章）：北京芯愿景软件技术股份
有限公司

法定代表人或代理人：
单位地址：北京市海淀区高里掌路1号院
2号楼1层102
电话：010-82894101/02/05
开户银行：中国工商银行股份有限公司北京中关村支行
户名：北京芯愿景软件技术股份有限公司
帐号：0200095619000131553
签定日期：2022.4.4

签约地点：

附件一验收标准 (2015-01-V2.0)

内容	验收标准
图像数据	<ol style="list-style-type: none"> 1) 图像数据库: 图像清晰、明暗度和对比度合理、无污点、残留、断线、掉孔等影响单元或器件识别、量取器件尺寸、互连关系判断的明显瑕疵; 2) 同层拼接不出现超过 1/2 线宽 (含) 以上的误差, 异层对准参差不超过 1/2 线宽 (含) 以上的误差, 不影响上下层连接关系判断; 3) 芯片最小线宽不少于 10 个像素点。
网表数据	<ol style="list-style-type: none"> 1) 模块划分符合物理布局; 2) 器件、单元、线网和模块命名符合业界标准; 3) 乙方按照甲方提供的电路符号和 pad 名称进行网表提取, 若甲方不能提供, 则视为由乙方自行定义; 4) 特殊器件由双方协商确定; 5) 端口、线网名称和标注不出现非法字符; 6) 网表数据没有 ERC 错误; 7) 数字标准单元区域的网表数据的准确率达到 99.999% 以上; 8) 模拟和定制电路区域的网表数据准确率达到 99.98% 以上; 9) 交付的数据格式为 OA 或 EDIF200, 可以导入第三方 EDA 工具; 10) 若有超出上述内容的验收标准, 双方可另行签订补充协议约定。
整理数据	<ol style="list-style-type: none"> 1) 模拟电路: 包含各级功能模块、易于理解的层次化电路图; 2) 数字电路: 数据通路清晰, 可读性较强, 识别出时钟树、复位树、扫描链控制等模块; 3) 端口、线网、功能模块命名符合业界标准; 4) 功能模块和层次参考 datasheet 的电路框图进行划分。 5) 交付的数据格式为 OA 或 EDIF200, 可以导入第三方 EDA 工具。
软件	<ol style="list-style-type: none"> 1) 软件可以正常运行, 可以进行图像浏览、网表标注、电路分析工作; 2) 软件属于乙方自研或拥有合法授权, 自研软件应有著作权, 若为第三方授权, 应有授权证明文件; 3) 客户端数量在 80 个以上。

附件二 名词和术语解释

名词和术语	释义
CLF	CLF 全称为 ChipLogic Family, 系芯愿景公司自主研发的集成电路自动化分析再设计系统。
Datasheet	芯片厂商提供给用户的, 描述芯片的功能、性能、典型应用、使用注意事项等的文件资料。
ERC	ElectricalRulesCheck 的缩写, 中文名称为电气规则检查, 是确保数据准确率的一种检查机制。
FTP	File Transfer Protocol 的缩写, 中文名称为文件传输协议, 用于在网络上进行文件传输的一套标准协议。
Pad 名称	芯片焊盘对应的引脚名称。

中标（成交）通知书

北京芯愿景软件技术有限公司：

你方递交的郑州大学物理学院集成电路研究院芯片兼容性分析项目投标文件，经专家评标委员会（或询价小组、竞争性磋商小组、竞争性谈判小组）评审，被确定为中标人。

主要内容如下：

项目名称	郑州大学物理学院集成电路研究院芯片兼容性分析项目
采购编号	豫财招标采购-2021-1089
中标（成交）价	7865240 元(人民币) 柒佰捌拾陆万伍仟贰佰肆拾元整(人民币)
供货期（完工期、服务期限）	自合同生效之日起，42 日历天内完成半导体芯片样品制备和高清图像制备工作，其余技术服务工作于 45 日历天内完成，并将工作成果交付采购人
供货（施工、服务）质量	符合国家或行业现行规范及标准
交货（施工、服务）地点	采购人指定地点

请你方自中标通知书发出之日起 3 日内与招标人洽谈合同事项。联系人及电话：臧金浩 18838093283

特此通知。

采购单位(盖章)

代理单位(盖章)

2021年10月29日

中标单位签收人：孙海超